## BEST AVAILABLE COPY

Japanese Patent Application Laid-Open No. 01-215130

- (43) Publication Date: August 29, 1989
- (54) Title of the Invention: Echo canceller system
- (21) Application Number: Japanese Patent Application No.
- 63-40105
- (22) Filing Date: February 23, 1988
- (72) Inventor: Shigenobu Minami
- (71) Applicant: Toshiba Corp.

This microphone array technique is structured such that adaptive filters (transmission function elements) 2a, 2b, ... 2m having characteristics  $G_{j(z)}$  are provided respectively in a plurality of signal paths formed by a plurality of microphones 1a, 1b, ... 1m, characteristics  $G_{1(z)}$  of the respective adaptive filters 2a, 2b, ... 2m are set properly by a coefficient setting circuit 3, thereby directing an equivalent directivity on the basis of all the microphones 1a, 1b, ... 1m seen from the signal  $Y_{(z)}$  added and combined by the adder 4 toward the signal source  $S_{(z)}$ , as a concept thereof is shown in Fig. 5.

## **ECHO CANCELLER CIRCUIT**

Patent number:

JP1215130

**Publication date:** 

1989-08-29

Inventor:

MINAMI SHIGENOBU

Applicant:

TOKYO SHIBAURA ELECTRIC CO

Classification:

- international:

H04B3/23

- european:

**Application number:** 

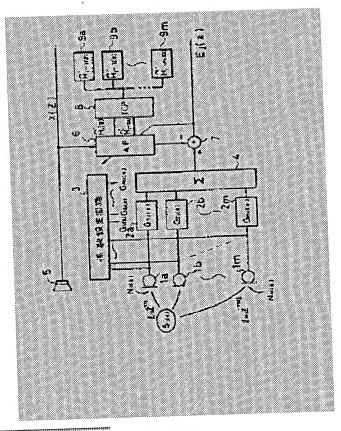
JP19880040105 19880223

Priority number(s):

JP19880040105 19880223

#### Abstract of JP1215130

PURPOSE:To improve the signal quality by calculating a new overall echo path characteristic based on a pseudo echo path characteristic of plural echo paths and a transfer function set respectively to each signal line. CONSTITUTION:Plural overall echo path characteristics Hj-1(Z), Hj-2(Z)-Hj+m(Z) stored in memories 9a, 9b-9m estimated in the past and transfer functions Gi, j-1(Z), Gi, j-2(Z)-Gi, jm(Z) when each overall echo path characteristic is obtained are used to obtain the pseudo echo path characteristics H1, j-1 (Z), H2, j-1(Z),-Hm, j-1(Z) corresponding to each of plural echo paths formed between mset of microphones 1a, 1b-1b and a speaker 5 by a tap coefficient calculation circuit (TCP) 8. Then the pseudo echo path characteristic Hi, j-1(Z) and the transfer function Gi, j(Z) set newly are used to obtain a new overall echo path characteristic Hi(Z) thereby cancelling the echo signal. Thus, the S/N is improved.



Data supplied from the esp@cenet database - Worldwide

#### ⑩日本国特許庁(JP)

## @ 公開特許公報(A) 平1-215130

⑤Int. Ci. ⁴

識別記号

庁内整理番号

❸公開 平成1年(1989)8月29日

H 04 B 3/23

7323-5K

審査請求 未請求 請求項の数 1 (全7頁)

**2**発明の名称 エコーキャンセラー装置

②特 顧 昭63-40105

**匈出 顧 昭63(1988) 2月23日** 

**@発明者南 重信** 

神奈川県川崎市幸区柳町70番地 株式会社東芝柳町工場内

加出 願 人 株 式 会 社 東 芝 神奈」

神奈川県川崎市幸区堀川町72番地

四代 理 人 弁理士 鈴江 武彦 外2名

明 知 智

1. 発明の名称

エコーキャンセラー装置

#### 2, 特許請求の範囲

複数の信号路が構成する信号系の上記各信号路がそれぞれ形成する反響路の反響路特性と、上記各信号路にそれぞれ設定された伝達関数とにより定められる上記信号系の総合的な反響路特性を推定し、この推定された総合反響路特性に從って反響信号額から擬似反響信号を生成し、前記信号系における反響信号を上記概似反響信号を用いて

選去に推定された複数の総合反響路特性と、これらの総合反響路特性をそれぞれ求めたときの前記伝達関数とから、前記複数の反響路の各擬似反響路特性をそれぞれ求め、これらの擬似反響路特性と前記各信号路にそれぞれ設定された伝達関数とから新たな総合反響路特性を算出することを特徴とするエコーキャンセラー装置。

#### 3. 発明の詳細な説明

[発明の目的] .

(産業上の利用分野)

本売明は、例えばスピーカと複数のマイクロフォンとの間の音響エコーやハウリングを効果的に防止することのできるエコーキャンセラー装置に関する。

#### (従来の技術)

通信回線を介して実現される遠隔会議システムでは、別の会議場から通信回線を介して伝送された音声信号をスピーカを介して会議場内に音声出力し、またその会議場内における会議参加者の音声を複数のマイクロフォンを介して収集し、前記通信回線を介して上述した別の会議場に伝送して実現される。

ところがこのようなシステムにあっては上記会 識場内における前記スピーカと複数のマイクロフ ょンとの間に音響結合が生じることが否めず、音 響エコーヤハウリング発生の要因となっている。

そこで従来では、例えばアダプティブ・フィル

・ タを主体とするエコーキャンセラ回路を設けて前記スピーカと複数のマイクロフォンとの関係性に従っては性を推定し、この推定された反響路出力を出力を対してなる送信号と、前記スピーカを介してカーカーでは、前記でははいいのでは、ことにより、ことには対した問題点を解消することが試みられている。

ところでマイクロフォンの本数を増加させた場合、その増加に伴って音響結合量と繁観者からほぼ比例的に増大する。その反面、発話者から離れた位置に設けられたマイクロフォンでは、その音声を十分に拾うことができないので、マイクロフォンの増加に見合うだけの送信信号のレペルの別となる等の関節が生じる。

そこで第4図に示すように室雑音の影響を軽減 するマイクロフォン・アレイの技術を併用して上

下げることにより行なわれる。このような損失 & 」に対する制節によって全マイクロフォン la. lb. ~ ioに均等に加わる室雑音の影響が軽減され、 S / N の向上が図られる。

また遅延 r に対する制御は、各マイクロフォン la 、lb 、  $\sim la$  に対する入力信号が信号 a S (z) からの直接被

 $Y_{1(z)} = \ell_1 Z^{r-1} S_{(z)}$  だけであると仮定したとき、加算器 4 を介して合成出力される全マイクロフォン 1a, 1b,  $\sim 1a$  からの信号出力  $Y_{(z)}$  は

$$Y_{(z)} = \sum_{i=1}^{n} Y_{i(z)}^{G}_{i(z)}$$

$$= \sum_{i=1}^{n} \ell_{i} \ell'_{i} z^{-\tau_{i}} + \tau'_{i} s_{(z)}$$

$$+ \sum_{i=1}^{n} N_{i(z)}^{\ell_{i}} \ell_{i} z^{-\tau'_{i}}$$

として示される。ここでの第1項は信号として必

述した関道を解消することが試みられている。

$$G_{1(z)} - \ell_1 Z^{-r_1}$$
  
 $\xi \cup r + \xi \in h \delta$ 

しかして上記損失 L i に対する財御は、例えば信号級 S (z) に 最も近いマイクロフォンに対する 利得を上げ、他のマイクロフォンに対する利得を

要な成分を示し、また第 2 項は雑音の成分である。 しかして今、各マイクロフォン la. lb. ~ lsが無 指向性であり、適応フィルタ 2a. 2b. ~ 2gにおい て遅延制御だけを行なうものとすれば、

 $\ell_1 = 1$  ,  $\ell_1' = 1$ として、前述したマイクロフォン出力  $Y_{(2)}$  を  $Y_{(2)} = \sum_{i=1}^{n} z^{-r_i} + r_i'$   $S_{(2)}$  +  $\sum_{i=1}^{n} N_{1(2)} z^{-r_i'}$ 

として表すことができる。しかして前記各適応フィルタ2a、2b、~2mの遅延特性を

 $r_1$   $+ r_1' = r$ なる条件を満たすように数定すれば、このとき加算器4 から出力される合成信号  $Y_{\{g\}}$  は

$$Y_{(z)} = z^{-r} \sum_{i=1}^{n} S_{(z)} + \sum_{i=1}^{n} n_{i(z)} z^{-r'i}$$

・となる。従って上記室雑音  $N_{1(z)}$  が白色で  $\sigma_N^2$  の 電力を有し、電力  $\sigma_S^2$  の信号と無相関であるとす。ると、上記合成出力  $Y_{(z)}$  の電力  $\sigma_Y^2$  は近似的に  $\sigma_Y^2 = m^2 \cdot \sigma_S^2 + m \cdot \sigma_N^2$  となり、遅延制御された全マイクロフォンから合

成出力のS/Nと、1本のマイクロフォンからの出力信号のS/Nとの関係は

 $S / N (all) dB - 10log_{10} m \sigma_s^2 / m \sigma_N^2$ -  $10log_{10} m (\sigma_s^2 / \sigma_N^2)$ 

- 10log<sub>10</sub>m + 10log<sub>10</sub>S / N となる。この結果、上述した遅延制御によりその S / Nを 10log<sub>10</sub>m (dB)向上させることができ、 窒程音の影響を軽減することが可能となる。

尚、このような適応フィルタ 2a、2b、2aを用いた処理は、実際には上述した損失  $e_1$  に対する制御と延延  $e_1$  に対する制御とを組合わせて行なわれる。そしてこれらの各適応フィルタ 2a、2b、2aに対する特性(伝達関数要素)  $G_{1(2)}$ の数定は、例えば第 6 図に示す如く構成された係数数定

反響路特性の推定が行なわれ、この推定された反響路特性に従って擬似反響信号を生成して反響信号の打消しが効果的に行なわれている。 発達者が変わって上記変にされると信号系の総合反響路 代し、再度、その反響器特性の推定には数秒程度要することが多いの反響路特性の推定には数秒程度とすることが変が生じた。 でした の推定には数秒程度 数特性の推定になり を での反響路 特性の を で の 反響信号の 打消し効果が劣化すると云う 問題があった。

(発明が解決しようとする課題)

このように、スピーカとマイクロフォンとの間に複数の反響路を形成した信号路にそれぞれ所定の伝達関数が設定される信号系に設けられるエコーキャンセラー装置にあっては、上記伝達関致が可変設定されるが度、反響路特性の推定を最初からやり値す必要があるので、例えば複数のイクロフォンに対する発話者の位置が変化すると云う問題があ

回路 8 を用い、各マイクロフォン1a。1b,~1aからの信号レベル此や信号基延签等を検出して行なわれる。

かくしてこのようなマイクロフォン・アレイに関する雑音低減技術を前述したエコーキャンセラー技術と組合せて第 4 図に示すように構成されたエコーキャンセラー装置によれば、複数のマイクロフォン la、lb、~1mを介して弱り込む反響信号を、アダプティブ・フィルタ 6 とは 5 とするエコーキャンセラー 回路を用いて効果的に打消すことができる。

った。

本発明はこのような事情を考慮してなされたもので、その目的とするところは、信号路に設定された場合であっても、れた伝達関数が可変設定された場合であっても、それまでに求められている反響路特性を有効に用いて新たな反響路特性を一早く求め、伝達関数の設定変更時における反響信号打消し効果の劣化を効果的に防止するこのできるエコーキャンセラー装置を提供することにある。

[発明の構成]

(課題を解決するための手段)

本発明は、例えばスピーカと複数のマイクロフォンとの間に形成される反響路のような、複数の信号路が構成する信号系の上記各信号路が存在と、上記各位号路の反響路特性と、上記各位号路の反響路特性とはなり、この推定された総合反響路特性に対って反響信号を上記擬似反響信号を上記擬似反響信号を上記擬似反響信号を

いて打消すエコーキャンセラー装置において、

過去に惟定された複数の総合反響路特性と、これらの総合反響路特性をそれぞれ収別の反響路的の反響路特性を移動の反響路の反響路等性を表現の反響路の反響路の反響路にそれぞれの定された。この反響路の対象をは受けるのである。

#### (作用)

即ち、 j 時点におけるマイクロフォン・アレイの特性 G し j(2)を含んだ総合的な反響路特性 H j(Z)は、 そのときにスピーカ 5 から出力される信号 X (z) と、 エコーキャンセラー(減算器 7 )を介して出力される残登信号 E j(2)とを用いてを介して出力される残登信号 E j(2)とを用いてきることができることが否めない。

ここで上記総合反響路特性 H j(2)に着目してみ

に川いて速やかに新たな擬似反響路特性を設定して反響信号を打消すことができ、反響打消し効果の劣化を効果的に防止することができる。従ってマイクロフォン・アレイ技術を用いた室難音の低端作用と相俟って効果的に S / N の向上を図ることが可能となる。

#### (奖施例)

以下、図面を参照して本発明の一実施例につき説明する。

第1 図は実施例に係るエコーキャンセラー装置の機略構成図で、第4 図に示した従来装置と同一部分には同一符号を付して示してある。

この実施例装置が特徴とするところは、マイクロフォン・アレイを用いエコー・キャンセラーにおいて、発話者の変化に因る伝達関数の設定変更時点における反響信号の打消し効果の劣化を防ぐべく、過去に推定されてメモリ 9a、9b、~9mにそれぞれ格納保存されている複数の総合反響路特性 H j-1(2)・~ H j-8(2)と、これらの各総合反響路特性を得たときの伝達関数 G j,j-1(2)・

ると、この総合反響路特性  $H_{1,j(Z)}$  は前記各マイクロフォン1a、1b、~1mがスピーカ5 との間にそれぞれ形成した反響路の特性  $H_{1,j(Z)}$ 、  $H_{2,j(Z)}$ 、  $H_{2,j(Z)}$   $H_{2,$ 

$$H_{j(Z)} = \sum_{i=1}^{n} H_{[i,j(Z)]G_{[i,j(Z)]}}$$

 $H_{1,j(2)}$  が j-n・~ j の間で定常であると複数した場合、上記各マイクロフォン 1a、1b、~ 1n がそれぞれ形成する反響路の特性  $H_{j(2)}$  を近似的に次のようにして求めることができる。

ようにして求めることができる。
$$\begin{pmatrix}
\widehat{H}_{j-n}(Z) \\
\widehat{H}_{j-n+1}(Z)
\\
\vdots \\
\widehat{H}_{j-1}(Z)
\end{pmatrix} = \begin{pmatrix}
G_{(j)} \\
\widehat{H}_{2,j-1}(Z)
\\
\widehat{H}_{n,j-1}(Z)
\end{pmatrix}$$
(D.1)

$$G_{(j)} = \begin{pmatrix} G_{1,j-n}(Z) & G_{2,j-n}(Z) & \cdots & G_{n,j-n}(Z) \\ G_{1,j-n+1}(Z) & G_{2,j-n+1}(Z) & \cdots & G_{n,j-n+1}(Z) \\ \vdots & \vdots & & \vdots \\ G_{1,j-1}(Z) & G_{2,j-1}(Z) & \cdots & G_{n,j-1}(Z) \end{pmatrix}$$

である。

ここで

$$\widehat{H}'_{j(Z)} = (H_{j-m(Z)}H_{j-m+1(Z)} \sim H_{j-1(Z)})^{T}$$
 $\widehat{H}_{j(Z)} = (H_{1,j-1(Z)}H_{2,j-1(Z)} \sim H_{a,j-1(Z)})^{T}$ 
[Tは転置ベクトル]

とし、前記行列  $G_{j(Z)}$ が正則であるとすれば、前記各マイクロフォン la、 lb、 ~ laがスピーカ 5 と

フォン18. 1b. ~1mがスピーカ5 との間に形成する複数の反響路の特性を疑似反響路特性 $\Omega_{1,j-1}$  。 ~ $\Omega_{n,j-1}$  としてそれぞれ算出している。そしてこれらの各類似反響路特性 $\Omega_{1,j-1}$  。  $\Omega_{2,j-1}$  。 ~ $\Omega_{n,j-1}$  に新たに設定された伝達関数  $\Omega_{1,j}(Z)$  。  $\Omega_{2,j}(Z)$  。 ~  $\Omega_{n,j}(Z)$  を乗じた後にその総和を求め、信号系に対して新たに設定された総合反響路特性 $\Omega_{j}(Z)$  を求めている。

そしてこのようにして求められた新たな総合反響路特性  $\hat{ <table-cell> }_{ j \, (Z) }$ に従って擬似反響信号を生成し、マイクロフォン la, ib, ~ lnを介して入力された反響信号の打消しを行なうものとなっている。

尚、上述した総合反響路特性の算出処理は、例 えば前記係数数定回路3にて伝達関数の変更設定 が行なわれる都度、起動される。

かくしてこのように構成された本袋屋によれば、 複数のマイクロフォン1a, 1b. ~1aがスピーカ5 との間で形成する複数の反響路の特性を、伝達関 数を含む信号系の総合的な反響路の特性として推 定された総合反響路特性に従ってそれぞれ求め、 の間で形成する反響路の特性を

$$\widehat{\mathbf{H}}_{\mathbf{j}(\mathbf{Z})} = \mathbf{G}_{\mathbf{j}(\mathbf{Z})} \widehat{\mathbf{H}}_{\mathbf{j}(\mathbf{Z})}$$
  
として求めることができる。

このようにして求められた前記各反響路の特性  $\widehat{H}_{1.j-1(Z)}$ ,  $\widehat{H}_{2.j-1(Z)}$ ,  $\widehat{H}_{0.j-1(Z)}$ ,  $\widehat{H}_{$ 

$$\widehat{H}_{j(Z)} = \sum_{i=1}^{6} G_{i,j(Z)} \widehat{H}_{i,j-l(Z)}$$

として求めることができる。

タップ係数算出回路(TCP) 8 を備えたアダプティブ・フィルタ 6 は、このような観点に立脚し、第 2 図に示すようにメモリ 9a、9b、 $\sim 8m$ に格納保存されている過去に求められたm個の総合反響路特性 $\widehat{H}_{j-1}(2)$ 、 $\widehat{H}_{j-2}(2)$ 、 $\sim \widehat{H}_{j-n}(2)$ と、これらの総合反響路特性が求められたときの伝達関数  $G_{(j)}$  とから、前記複数の(m 個)のマイクロ

従って複数のマイクロフォン出力に対する伝達 関数の設定と云う、マイクロフォン・アレイ技術 による雑音低減効果と相俟って、反響信号を効果 的に打消すことが可能となり、信号品質の大幅な 向上を図ることができる。

尚、本発明は上述した実施例に限定されるものではない。ここではスピーカと複数のマイクロフォンとの間に形成される反響路を介する反響係号の打消しについてマイクロフォン・アレイ技術を

併用したとき例につき説明したが、例えば第3図に示すように複数のスピーカとマイクロフォンとの間に形成される反響路の反響信号について、スピーカ・アレイ技術を用いて疑似ステレオ化を図る場合にも同様に適用可能である。

また信号系が構成する信号路の数や、その信号路に設定される伝達関数はそのシステム仕様に応じて定めれば良いものであり、要は本発明はその要旨を逸脱しない範囲で程々変形して実施することができる。

#### [発明の効果]

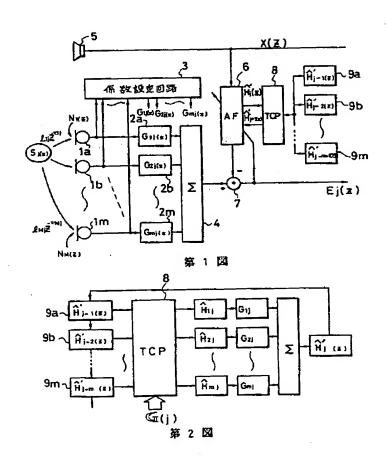
以上説明したように本発明によれば、複数の反響路と各反響路行性が設定された伝達関数とに適用されるエコーキャンセラーにおいて、上記伝達関数が変更設定された場合であってもそのときの総合反響路特性を一早く求めて反響信号を打消するとができるので、反響信号に対する行消し効果の労化を防止し、その信号品質の向上を図り得る等の実用上多大なる効果が奏せられる。

### 4. 図面の簡単な説明

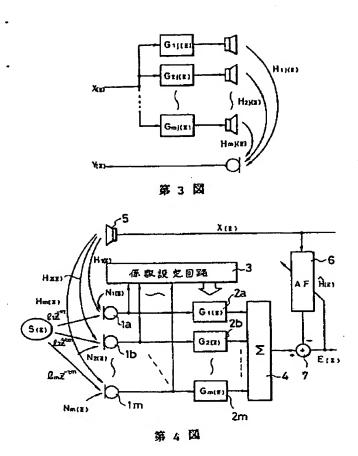
第1回は本発明の一実施例に係るエコーキャンセラー装留の構成図、第2回は実施例装置の特徴的な処理作用を示す機能的なプロック図、第3回スピーカ・アレイの構成を示す図、第4回はマイクロフォン・アレイの構成を示す図、第6回はマイクロフォン・アレイにおける係数設定回路の構成例を示す図である。

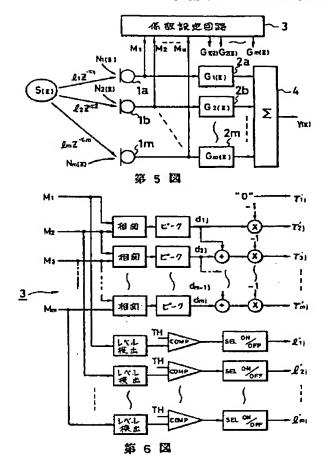
Ia. 1b. ~1m…マイクロフォン、2a, 2b. ~2m … 伝達関数、 3…係数設定回路、 4…加算器、 5 … スピーカ、 6…アダプティブ・フィルタ、 7… 減算器、 8…タップ係数算出回路、9a, 9b, ~9m …メモリ。

出願人代理人 弁理士 鈴江武彦



## 特別平1-215130(7)





# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

OTHER:

## IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.